

19th LEIBNIZ CONFERENCE OF ADVANCED SCIENCE



Digitale Revolution und Industrie 4.0 im historischen Kontext - 25 Jahre Entwicklungsabschluss des Megaspeichers in Dresden –

19. März 2015

Fraunhofer-Institut IPMS
Maria-Reiche-Str. 2, 01109 Dresden

- ANKÜNDIGUNG -

Veranstalter:

LEIBNIZ-INSTITUT
für interdisziplinäre Studien e.V. (LIFIS)
Berlin - Adlershof

Programminhalt:

Die digitale Revolution ist im Begriff unsere Gesellschaft in einer Weise zu verändern, wie wir das bisher nur von der ersten industriellen Revolution seit über 200 Jahren kennen.

Heute sind die Ergebnisse dieser digitalen Revolution für jeden spürbar, greift sie doch bereits jetzt unübersehbar in unseren Lebens- und Arbeitsstil ein. Vor 50 Jahren waren die ersten Ansätze dieser neuen Technologie nur wenigen Visionären, beteiligten Wissenschaftlern und Technikern vertraut. Dennoch wurde mit der Schaffung einer mikroelektronischen Industriebasis damals bereits die Grundlage für die heutige dominierende Rolle der digitalen Revolution für die dramatische Steigerung der Arbeitsproduktivität in nahezu allen Sphären unserer Gesellschaft gelegt. Auch in der DDR wurden enorme Anstrengungen unternommen, um bei dieser entscheidenden Technologie für die Produktivitätssteigerung Schritt mit dem internationalen Spitzenstand zu halten. Ein entscheidender Meilenstein auf diesem Weg war die Entwicklung eines 1M DRAM-Speichers als Prototyp für eine 1-Mikrometer-CMOS-Technologie, die dem damaligen Weltspitzenstand entsprach. Im März 2015 jährt sich der Entwicklungsabschluss dieses Projektes zum 25-ten Male. Aus diesem Anlass soll die 19.

Leibnizkonferenz die Voraussetzungen, Ergebnisse und Folgen dieser Entwicklung analysieren und in einen historischen Kontext stellen.

Durch die an dieser Entwicklung unmittelbar beteiligten Zeitzeugen wird der Zusammenhang zwischen den damaligen wissenschaftlich-technischen Herausforderungen und den heutigen Perspektiven herausgearbeitet. Der Erfolg der Dresdner Mikroelektronik im heutigen europäischen Kontext beruht auch zu einem guten Teil auf dem mit der Entwicklung des 1M DRAM-Speichers geschaffenen Potentials an wissenschaftlich-technischen Kenntnissen, Forschungs- und Entwicklungsmethoden sowie personellen Ressourcen.

Programmbeirat:

Bernd Junghans, Leibniz-Institut für interdisziplinäre Studien (LIFIS), Berlin
Thomas Haase, FhG-IPMS, Dresden
Jens Knobloch, FhG-IPMS, Dresden
Dieter Landgraf-Dietz, Mitglied Silicon Saxony, Dresden
Jörg Ludewig, vorm. MPD GmbH, Dresden
Michael Raab, GLOBALFOUNDRIES, Dresden

Organisatorisches:

Wegen der begrenzten räumlichen Kapazitäten für diese Veranstaltung im IPMS wird bei Interesse an einer Teilnahme um rechtzeitig Anmeldung bei

Prof. Dr. Bernd Junghans: **bernd.junghans@leibniz-institut.de**

gebeten. Die Teilnahme ist kostenlos und nur durch die räumlichen Kapazitäten begrenzt.

* * *